

Assembler

А. защищённого режима

Вместо «сегмент:смещение» - «селектор:смещение».

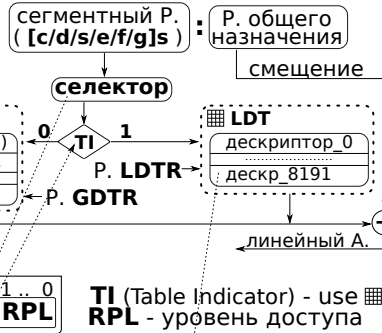
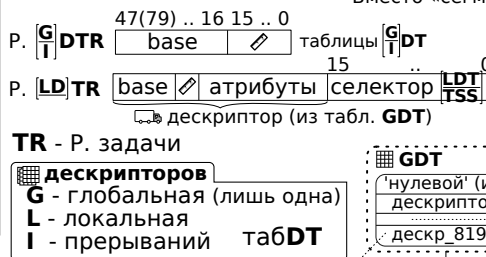
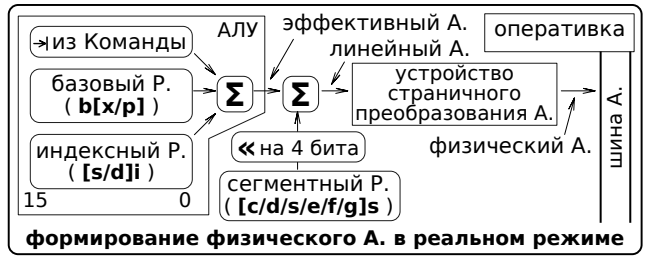


табл. IDT	44..40
дескр. 0	00110
дескр. 255	

сегментный дескриптор

63 .. 56 55 54 53 52 51..48:47 46..45 44 43 42 41 40: 39 .. 16 15..0
base2 G D 0 U 2 P DPL S I C/D R/W A base1 1
ARТИП

base - линейный А. начала
размер (max: 1Мб/4Гб)
гранулярность (размер байта) 2²⁰ * 2¹² = 4Гб
разрядность (размер байта) 0/1 - 16/32
свободный (use как угодно)

AR - права доступа (для них спец. КК. процессора)

DPL - приоритет (0÷3)
0 - самый высокий
(для can use RPL ≥ DPL иначе аппаратное прерывание (err))

A (Accessed)
при обращении к А

S - системный
0 - кода/данных

P - существует

lar - rDsc, rSrc
if(x) zf=0

D - направление
1 - наоборот (т.е. стек)
W - can

C (Conforming) - подчинения
R - can
I

1 - системный (только в табл. GDT)

43) 0/1 - 16/32 битный

42..41)

000 - {free}

001 - свободный TSS

010 - LDT / {free}

011 - занятый TSS

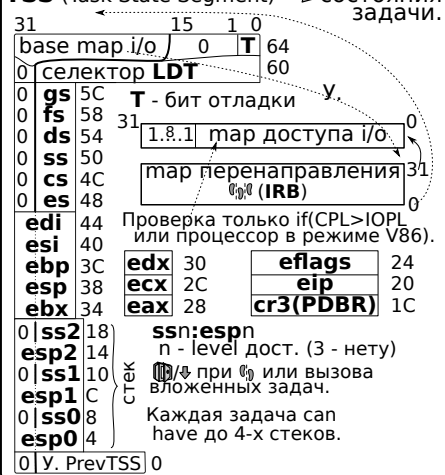
100 - шлюз вызова

101 - задачи / {free}

110 - прерывания

111 - ловушки

TSS (Task State Segment) - состояния задачи.



Управляющие регистры (CR0..CR4) 3 - зарезервированные



CR1: 3 CR2: if(CR0.PG и генер. №1 (т.е. errPage)) А. page err.

